PATENT ABSTRACTS OF JAPAN

(11)Publication number:

07-129959

(43) Date of publication of application: 19.05.1995

(51)Int.CI.

7/00 G11B

(21)Application number: 05-279513

(71)Applicant: MATSUSHITA ELECTRIC

IND CO LTD

(22)Date of filing:

09.11.1993

(72)Inventor:

FURUMIYA SHIGERU

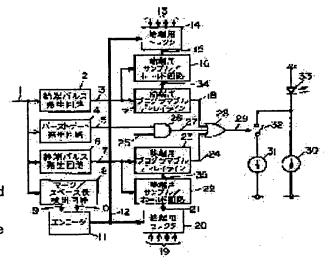
NAKAJIMA TAKESHI TAKEMURA YOSHIYA

(54) DISK RECORDING METHOD AND DISK RECORDER

(57)Abstract:

PURPOSE: To improve a reproduction error rate and to attain high density recording when the data are PWM recorded on a rewritable optical disk by compensating thermal interference between marks and a peak shift due to a frequency characteristic at the time of reproducing.

CONSTITUTION: This device is constituted so that a signal equivalent to the mark of PWM recording is resolved into to a start end part with a fixed width, an intermediate part with a burst state and an end part with the fixed width by a start end pulse generation circuit 2, a burst gate generation circuit 4 and an end pulse generation circuit 6, and recording is performed by switching a binary laser output at high speed with the signals. Then, by detecting the positions of the



starting part and the trailing part of the mark when a mark length is smaller and when space lengths of front and rear of the mark are smaller, and recording them changing from the positions when the mark length and the space length are longer, the peak shift due to the thermal interface and the reproducing frequency characteristic is compensated at the time of recording.

LEGAL STATUS

[Date of request for examination]

04.06.1996

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

2679596

[Date of registration]

01.08.1997

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁 (JP) (12) 公開特許公報 (A)

(11)特許出願公開番号

特開平7-129959

(43)公開日 平成7年(1995)5月19日

(51) Int.Cl.⁸

識別記号 庁内整理番号 FΙ

技術表示箇所

G11B 7/00

M 9464-5D

審査請求 未請求 請求項の数5 OL (全 8 頁)

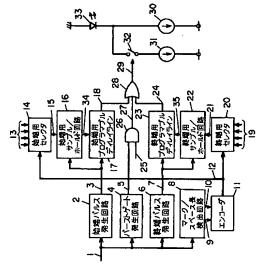
(21)出願番号	特願平5-2795 13	(71)出顧人 000005821
		松下電器産業株式会社
(22)出願日	平成5年(1993)11月9日	大阪府門真市大字門真1006番地
	.,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,	(72)発明者 古宮 成
		大阪府門真市大字門真1006番地 松下電器
		産業株式会社内
		(72) 発明者 中嶋 健
	•	大阪府門真市大字門真1006番地 松下電器
		産業株式会社内
		(72)発明者 竹村 佳也
		大阪府門真市大字門真1006番地 松下電器
		産業株式会社内
		(74)代理人 弁理士 小鍜治 明 (外2名)

(54) 【発明の名称】 ディスク記録方法およびディスク記録装置

(57)【要約】

【目的】 書換型光ディスクにデータをPWM記録する 場合に、マーク間の熱干渉および再生時の周波数特性に よるピークシフトを記録時に補償し、再生エラーレート の改善、高密度記録を達成する。

【構成】 PWM記録のマークに相当する信号を、始端 パルス発生回路 2、バーストゲート発生回路 4 と、終端 パルス発生回路6とによって、一定幅の始端部分、バー スト状の中間部分、一定幅の終端部分に分解した信号と し、これで2値のレーザー出力を高速にスイッチングし て記録する構成を有し、マークの始端部分と終端部分の 位置を、マーク/スペース長検出回路89でマーク長が 小さい時とマーク前後のスペース長が小さい時にこれを 検出し、長いマークとスペースの時の位置とは変化させ て記録することにより、熱干渉や再生周波数特性に起因 するピークシフトを記録時に補償することが可能とな る。



【特許請求の範囲】

【請求項1】ディスク状記憶媒体に複数パワーのレーザー光を切り換えて照射し、データをマークおよびスペースの長さ情報として記録するディスク記録方法であって、前記レーザー光の第1パワーが第2パワーより大きいとき、マークの始端部分と終端部分は一定幅の第1パワーを照射し、前記マークの中間部分は第1パワーのレーザー光と第2パワーのレーザー光をデータクロックの1周期以下の周期で交互に切り換えて照射してデータを記録し、前記マークの始端部分と終端部分の位置を、記 10録するマーク長およびその前後のスペース長によりそれぞれ随時変化させて記録することを特徴とするディスク記録方法。

【請求項2】マークの始端部分と終端部分の幅がデータクロックの概略1周期分であって、前記マークの中間部分の切り換え周期がデータクロックの概略2分の1周期分である請求項1記載のディスク記録方法。

【請求項3】ディスクの再生信号の周波数特性を補正せずに2値化して得られた再生データが、本来のマーク長とスペース長となるように、マークの始端部分と終端部分の位置を制御して記録する請求項1または2記載のディスク記録方法。

【請求項4】ディスクの再生信号の周波数特性を補正して2値化して得られた再生データが、本来のマーク長とスペース長となるように、前記マークの始端部分と終端部分の位置を制御して記録する請求項1または2記載のディスク記録方法。

【請求項5】ディスク上でデータのHi期間をマーク、 Lo期間をスペースに対応させて記録するディスク記録 装置であって、

データのHi期間の始端位置に一定幅の始端パルスを発 生する始端パルス発生回路と、データのHi期間が長い 場合はマークの中間位置にバーストゲート信号を発生し データのHi期間が短い場合はバーストゲート信号を発 生しないバーストゲート発生回路と、データのHi期間 の終端位置に一定幅の終端パルスを発生する終端パルス 発生回路と、データのHi期間がnクロックの時、前記 始端パルスと終端パルスを含むn Tマーク信号を発生 し、データのLo期間がmクロックの時、スペース両端 の前記終端パルスと始端パルスを含むmTスペース信号 40 を発生するマーク/スペース長検出回路と(ただし、 n、mはデータ列に存在する自然数)、前記nTマーク 信号とmTスペース信号とから後記始端用セレクタおよ び終端用セレクタを制御するためのセレクト信号を発生 するエンコーダと、前記セレクト信号により複数の始端 設定値から一つを選択して出力する始端用セレクタと、 前記始端用セレクタの始端設定値出力を前記始端パルス が来たときだけ更新し、来ないときは前の値を保持する 始端用サンプル/ホールド回路と、前記始端用サンプル /ホールド回路の出力の始端設定値で遅延量を変化させ 50 得る。 2

て、前記始端パルスを遅延させた遅延始端パルスを出力 する始端用プログラマブルディレイラインと、前記セレ クト信号により複数の終端設定値から一つを選択して出 力する終端用セレクタと、前記終端用セレクタの終端設 定値出力を前記終端パルスが来たときだけ更新し、来な いときは前の値を保持する終端用サンブル/ホールド回 路と、前記終端用サンブル/ホールド回路の出力の終端 設定値で遅延量を変化させて、前記終端パルスを遅延さ せた遅延終端バルスを出力する終端用プログラマブルデ ィレイラインと、前記バーストゲート信号とクロックの 論理積をとりバースト信号を出力するANDゲートと、 前記遅延始端パルスと前記パースト信号と前記遅延終端 パルスとの論理和をとり記録信号を出力するORゲート と、レーザーダイオードの消去電流を供給する消去電流 源と、前記消去電流源と並列にレーザーダイオードの記 録電流を供給する記録電流源と、前記記録電流源の電流 を前記記録信号でON/OFFするスイッチと、前記消 去電流源と前記記録電流源で並列駆動されディスクに信 号を記録するレーザーダイオードとを備えたことを特徴 とするディスク記録装置。

【発明の詳細な説明】

[0001]

20

【産業上の利用分野】本発明は、書換型光ディスクにピット長記録方式でデータを記録するためのディスク記録 方法およびディスク記録装置に関するもので、特に、記録データを整形して再生信号のエッジ位置を正確にする記録補償に関するものである。

[0002]

【従来の技術】データの髙密度記録が可能なディスク状 記録媒体の一つに相変化型光ディスクがある。相変化型 光ディスクへのデータの記録は、絞ったレーザー光を回 転するディスクに照射し、記録膜を加熱融解させることで行う。その記録レーザー光の強弱により記録膜の到達 温度及び冷却過程が異なり、記録膜の相変化が起こる。【0003】即ち、レーザー光が強い時は、髙温状態から急速に冷却するので記録膜がアモルファス化し、また、レーザー光が比較的弱い時は、中高温状態から徐々に冷却するので記録膜が結晶化する。アモルファス化した部分を通常マークと呼び、結晶化した部分をスペース と呼ぶ。そして、このマークとスペースに二値情報を記憶する。また、相変化型光ディスクは、1つのレーザー光で、古いデータの消去と新しいデータの記録を同時に行うこと、即ち、ダイレクトオーバーライトが可能である

【0004】再生時は、記録膜が相変化を起こさない程度に弱いレーザー光を照射し、その反射光を検出する。 アモルファス化したマーク部分は反射率が低く、結晶化 したスペース部分は反射率が高い。よって、マーク部分 とスペース部分の反射光量の違いを検出して再生信号を 得る。 10

【0005】相変化型光ディスクへのデータの記録方式 として、ビット位置記録方式(またはパルス位置記録方 式、PPMと略す)とピット長記録方式(またはパルス 長記録方式、PWMと略す)がある。PPMはパルス長 一定の比較的短いマークを様々なスペースをあけて記録 し、マークの位置に記録情報を割り当てる。一方、PW Mは様々な長さのマークを様々なスペースをあけて記録 し、マーク長およびスペース長の両方に記録情報を割り 当てる。従って、通常PPMよりPWMのほうが情報記 録密度が高くなる。

【0006】PWM記録を行う場合、PPM記録と比較 して長いマークを記録する。相変化型光ディスクに、マ ーク部分に一定のレーザーパワーを照射して長いマーク を記録すると、記録膜の蓄熱効果のために、マークの後 半部ほど半径方向の幅が太くなる。これは、ダイレクト オーバーライトしたとき消し残りが発生したり、再生時 にトラック間の信号クロストークを発生するなど、信号 品質を大きく損ねる。

【0007】また、前述したように相変化型光ディスク い。このことは逆に、マーク部分の方が熱吸収率が高い ことを意味する。また、記録膜の相がアモルファスと結 晶とで必要とする融解熱が異なる。従って、ダイレクト オーバーライトの時に、既にあるマークとスペースに同 じレーザーパワーを加えて記録しても熱吸収量および到 達温度が異なり、形成されるマークのエッジ位置が変動 する。特に、マーク後半部で照射光量を弱くした従来の 記録方法では、マーク終端部分のエッジ位置変動が顕著 になり、オーバーライト特性の劣化が課題であった。

【0008】更に、記録密度を高めるために、記録する マークおよびスペースの長さを短くすることが考えられ る。この場合、特にスペース長が小さくなると、記録し たマークの終端の熱がスペース部分を伝導して次のマー クの始端の温度上昇に影響を与えたり、逆に次に記録し たマークの始端の熱が前のマークの終端の冷却過程に影 響を与えたりする熱干渉が生じる。従来の記録方法で熱 干渉が生じると、マークのエッジ位置が変動することに なり、再生時の誤り率が増加するという課題があった。

【0009】そこで、上述の課題を解決するために、長 イレクトオーバーライト時のマークエッジ位置の変動を 低減し、また、短いスペースでもマーク間の熱干渉が発 生せずエッジ位置変動が起こらないディスク記録方法を 既に提案した(特願平5-80491号)。

[0010]

【発明が解決しようとする課題】特願平5-80491 号に記したディスク記録方法は、短いスペースの熱干渉 を防ぐために断熱バルスという手段を用い、レーザーの 駆動に3値以上のパワーを用いる必要があった。これ は、高性能を得る反面、装置の実施規模を増大させコス 50 トアップを招くという課題があった。

【0011】また、更なる高密度記録再生を行い、記録 マークおよびスペースの長さを短くした場合、例えディ スク上で正確な長さのマークおよびスペースが形成され ていても、再生光学系の高周波減衰の周波数特性が原因 で、再生時に検出される短いマークおよびスペースのエ ッジ位置が、理想値と異なって再生されるという問題が 発生する。この検出エッジと理想値とのズレを一般にピ ークシフトと呼ぶ。

【0012】図3を用いてこれを説明する。aはディス ク上に髙密度に記録されたマークおよびスペースの状態 を表し、bはaのエッジ位置を幾何学的に再現した理想 的な再生データである。cはディスク再生装置によって 周波数特性の補正無しにaを再生した場合の再生信号波 形であり、 d は再生信号 c をスライスレベルで 2 値化し た再生データである。同様に、eはディスク再生装置に よって周波数特性の補正を行ってaを再生した場合の再 生信号波形であり、 f は e をスライスレベルで 2 値化し た再生データである。ととで、図3中の短いマークgと は、マーク部分の方がスペース部分より光の反射率が低 20 短いスペースh部分の再生データが、dとfで理想値b と異なる値となることが問題となる。

> 【0013】即ち、再生時に周波数特性の補正を行わな いc.dの場合、ディスクの再生特性は髙周波減衰特性 となっているので、短いマーク/スペースの信号は周波 数が髙いので振幅の減衰が大きくなり、スライスレベル の位置では理想値より幅が小さくなってピークシフトが 発生する。

> 【0014】逆に、再生時に周波数特性の補正を過度に 行ったe、fの場合、短いマーク/スペースの信号は振 幅が大きくなり、スライスレベルの位置では理想値より 幅が大きくなり、今度は逆方向のピークシフトが発生す る。

【0015】そこで、周波数特性の補正量をピークシフ トが発生しない値に設定することも可能であるが、これ が再生信号のSNR (信号対雑音比)を最も良くしノイ ズの少ない再生データが得られる条件と必ずしも一致し ない。

【0016】つまり、高密度記録では、記録時のマーク 間の熱干渉によるビークシフト以外に、再生系の周波数 いマークの半径方向の幅をほぼ一定に記録し、かつ、ダ 40 特性によってもピークシフトが発生するという課題があ

> 【0017】本発明は、上述の課題をすべて解決するも のであり、書換型光ディスクにデータをPWM記録する 場合に、2値のレーザーパワーで、長いマークの幅をほ ば一定にし、更に、ダイレクトオーバーライト時のマー ク終端のジッター増加を防止し、かつ、髙密度記録時の マーク間の熱干渉および再生時の周波数特性によるピー クシフトの発生を記録時に補償できるディスク記録方法 およびディスク記録装置を提供することを目的とする。

[0018]

【課題を解決するための手段】上述の目的を達成するため、本発明のディジタル記録方法は、レーザー光の第1パワーが第2パワーより大きいとき、マークの始端部分と終端部分は一定幅の第1パワーを照射し、前記マークの中間部分は第1パワーのレーザー光と第2パワーのレーザー光をデータクロックの1周期以下の周期で交互に切り換えて照射してデータを記録し、前記マークの始端部分と終端部分の位置を、記録するマーク長およびその前後のスペース長によりそれぞれ随時変化させて記録する。

【0019】そして、前記ディスク記録方法を具現化す るためのディスク記録装置は、データのH i 期間の始端 位置に一定幅の始端バルスを発生する始端バルス発生回 路と、データのHi期間が長い場合はマークの中間位置 にバーストゲート信号を発生しデータのH i 期間が短い 場合はバーストゲート信号を発生しないバーストゲート 発生回路と、データのHi期間の終端位置に一定幅の終 端パルスを発生する終端パルス発生回路と、データのH i期間がnクロックの時、前記始端パルスと終端パルス を含むnTマーク信号を発生し、データのLo期間がm クロックの時、スペース両端の前記終端パルスと始端パ ルスを含むmTスペース信号を発生するマーク/スペー ス長検出回路と(ただし、n,mはデータ列に存在する 自然数)、前記nTマーク信号とmTスペース信号とか ら後記始端用セレクタおよび終端用セレクタを制御する ためのセレクト信号を発生するエンコーダと、前記セレ クト信号により複数の始端設定値から一つを選択して出 力する始端用セレクタと、前記始端用セレクタの始端設 定値出力を前記始端バルスが来たときだけ更新し、来な いときは前の値を保持する始端用サンプル/ホールド回 路と、前記始端用サンプル/ホールド回路の出力の始端 設定値で遅延量を変化させて、前記始端パルスを遅延さ せた遅延始端バルスを出力する始端用プログラマブルデ ィレイラインと、前記セレクト信号により複数の終端設 定値から一つを選択して出力する終端用セレクタと、前 記終端用セレクタの終端設定値出力を前記終端パルスが 来たときだけ更新し、来ないときは前の値を保持する終 端用サンプル/ホールド回路と、前記終端用サンプル/ ホールド回路の出力の終端設定値で遅延量を変化させ て、前記終端パルスを遅延させた遅延終端パルスを出力 する終端用プログラマブルディレイラインと、前記バー ストゲート信号とクロックの論理積をとりバースト信号 を出力するANDゲートと、前記遅延始端パルスと前記 バースト信号と前記遅延終端バルスとの論理和をとり記 録信号を出力するORゲートと、レーザーダイオードの 消去電流を供給する消去電流源と、前記消去電流源と並 列にレーザーダイオードの記録電流を供給する記録電流 源と、前記記録電流源の電流を前記記録信号でON/O FFするスイッチと、前記消去電流源と前記記録電流源 で並列駆動されディスクに信号を記録するレーザーダイ

オードとを備えた構成となっている。

[0020]

【作用】従って、本発明によれば、PWM記録のマーク に相当する信号を、一定幅の始端部分、バースト状の中 間部分、一定幅の終端部分に分解した信号とし、これで 2値のレーザー出力を高速にスイッチングして記録す る。すると、長いマークの中間部分はバースト状にレー ザー電流を駆動することによりマーク形成に必要最小限 のパワーを照射するのでマーク幅が広がらずほぼ一定幅 となる。マークの始端終端部分には一定幅のレーザー光 が十分に照射されるので、ダイレクトオーバーライト時 にも、形成されるマークのエッジ部分のジッターが増加 しない。更に、マークの始端部分と終端部分の位置を、 マーク長が小さい時とマーク前後のスペース長が小さい 時にこれを検出し、長いマークとスペースの時の位置と は変化させて記録することにより、熱干渉や再生周波数 特性に起因するピークシフトを記録時に補償することが 可能となる。

[0021]

【実施例】以下本発明の実施例を図を用いて説明する。 図1に本発明のディスク記録方法を実現するディスク記 録装置の実施例のブロック図を、図2に本実施例の各部 の信号波形図を示す。

【0022】まず、図面の説明をする。図1において、 1はデータ、2は始端パルス発生回路、3は始端パル ス、4はバーストゲート発生回路、5はバーストゲート 信号、6は終端パルス発生回路、7は終端パルス、8は マーク/スペース長検出回路、9は2 Tマーク信号、1 0は2 Tスペース信号、11はエンコーダ、12はセレ クト信号、13は複数の始端設定値、14は始端用セレ クタ、15は選択始端設定値、16は始端用サンプル/ ホールド回路、34はホールド始端設定値、17は始端 用プログラマブルディレイライン、18は遅延始端パル ス、19は複数の終端設定値、20は終端用セレクタ、 21は選択終端設定値、22は終端用サンプル/ホール ド回路、35はホールド終端設定値、23は終端用プロ グラマブルディレイライン、24は遅延終端パルス、2 5はクロック、26はANDゲート、27はバースト信 号、28はORゲート、29は記録信号、30は消去電 流源、31は記録電流源、32はスイッチ、33はレー ザーダイオードである。

【0023】図2において、a~nは図1におけるデータ1、始端パルス3、パーストゲート信号5、クロック25、終端パルス7、2Tマーク信号9、2Tスペース信号10、セレクト信号12、ホールド始端設定値34、遅延始端パルス18、ホールド終端設定値35、遅延終端パルス24、パースト信号27、記録信号29の信号波形をそれぞれ表す。oはディスク上に記録されたマークおよびスペースの状態を示し、pはディスク再生装置により記録されたマークおよびスペースを再生した

再生信号、 g はこれをスライスレベルで2値化して得ら れた再生データである。

【0024】次に、動作の説明をする。なお本実施例で は、データ1はクロック単位の長さで、クロックの2周 期以上のH i 期間およびL o 期間を持つPWMデータ (図2a)とし、データのHi期間をディスク上でマー ク、Lo期間をスペースに対応させて記録する。また、 始端パルス3および終端パルス7の幅はクロックの1周 期、1つのバースト信号27の幅はクロックの2分の1 周期とする。更に、マーク/スペース長検出回路8は、 高密度記録でマーク間の熱干渉が発生するスペース長、 および再生系の周波数特性によってビークシフトが発生 するマーク/スペース長について検出する。本実施例で は記録すべきデータ列に存在する最短の2Tマークおよ び2 Tスペースを検出するものとする。

【0025】まず、始端パルス発生回路2において、デ ータ1のHi期間の始端部分にクロックの1周期幅の始 端パルス3を発生する(図2b)。バーストゲート発生 回路4において、マークの中間位置に(マーク長-3ク ロック)の長さでバーストゲート信号5を発生する。但 20 し、マーク長が3クロック以下の時はバーストゲート信 号は発生しない(図2c)。終端パルス発生回路6にお いて、データ1のHi期間の終端部分にクロックの1周 期幅の終端パルス7を発生する(図2e)。

【0026】マーク/スペース長検出回路8において、 2クロック幅のデータ、即ち2Tマークと2Tスペース を検出し、2 Tマークが来たときは2 Tマークの始端パ ルス終端パルスを含むように2クロック幅の2丁マーク 信号9を発生し(図2f)、2Tスペースが来たときは 2 Tスペースの両端の終端パルス始端パルスを含むよう に4クロック幅の2Tスペース信号10を発生する(図 2.g).

【0027】エンコーダ11において、前記2Tマーク 信号9と2Tスペース信号10により、前記始端パルス 3および終端パルス7の属性を決定し、セレクト信号1 2として出力する。即ち、3 T以上のマークで3 T以上 のスペースをnormal、3T以上のマークで2Tス ペースを2 T s、2 T マークで3 T以上のスペースを2 Tm、2Tマークで2Tスペースを2Ts-2Tmとい う名称の4種類の属性に分類すると、例えば、図2にお 40 いて、始端パルス100は2Ts、終端パルス101は normal、始端パルス102は2Tm、終端パルス 103は2Ts-2Tmとなる(図2h)。

【0028】次に、始端用セレクタ14において、複数 の始端設定値13、即ち前記normalの時の始端設 定値、2 T s の時の始端設定値、2 T m の時の始端設定 値、2Ts-2Tmの時の始端設定値の中から、セレク ト信号12により1つを選択し選択始端設定値15を出 力する。始端用サンプル/ホールド回路16において、 始端パルス3が来たときだけ更新し、始端パルス3が来 50 は、図2においてp、aのような波形となる。本実施例

ない時は前の値を保持してホールド始端設定値34とし て出力する(図2 i)。そして、始端用プログラマブル ディレイライン17において、始端パルス3はホールド 始端設定値34に基づいた値の遅延時間の後に遅延始端 パルス18として出力される(図2j)。

【0029】同様に、終端用セレクタ20において複数 の終端設定値19の中からセレクト信号12により1つ を選択し選択終端設定値21を出力し、終端用サンプル /ホールド回路22において、終端パルス7が来たとき 10 だけ更新し、終端パルス7が来ない時は前の値を保持し てホールド終端設定値35として出力する(図2k)。 そして、終端用プログラマブルディレイライン23にお いて、終端パルス7はホールド終端設定値35に基づい た値の遅延時間の後に遅延終端パルス24として出力さ れる(図21)。

【0030】更に、ANDゲート26において、前記バ ーストゲート信号5とクロック25の論理積をとりバー スト信号27を発生する(図2m)。ORゲート28に おいて、前記遅延始端パルス18と前記バースト信号2 7と前記遅延終端パルス24の論理和をとり記録信号2 9を発生する(図2n)。

【0031】レーザーダイオード33は消去電流源30 により、相変化型光ディスクの消去パワーを発光するよ うにパイアスされている。この消去電流源30と並列に 記録電流源31を設けスイッチ32により記録電流源3 1の電流をon/offすると、レーザーダイオード3 3の駆動電流が記録電流と消去電流の間でスイッチング できる。即ち、このスイッチ32を前記記録信号29で 制御する事により、レーザーダイオード33を記録パワ ーと消去パワーで切り換えながら発光させることがで き、レーザーダイオード33を内蔵した光学ヘッド(図 示せず)をもちいて、相変化型光ディスクにマークおよ びスペースを形成する(図20)。

【0032】以上の一連の動作で本実施例のディスク記 録装置は、マークの始端部分と終端部分の位置を記録す るマーク長およびその前後のスペース長に応じてそれぞ れ随時変化させて、PWMデータに対応したマークおよ びスペースを記録することができる。

【0033】データが記録されたディスクから再生信号 を得るためのディスク再生装置の一実施例を図4に示 す。図4において、200はデータが記録されたディス ク、201はディスク200を回転させるスピンドルモ ータ、202はディスク200から再生信号を得るため の光学ヘッド、203は、再生信号を増幅するプリアン プ、204は再生信号の周波数特性を補正するイコライ ザ、205は周波数特性を補正した再生信号208をス ライスレベル電圧206で2値化するコンパレータ、2 07は得られた再生データである。

【0034】図4の再生信号208、再生データ207

によれば、得られた再生データ207(図2q)は、記録する前のデータ1(図2a)と同じ波形が得られる。イコライザ204の周波数特性は、フラットな特性でも良いが、ディスクの再生系の高周波減衰特性を補正しピークシフトを防止し、かつ、再生信号208に含まれるノイズの周波数分布を変化させ再生信号のSNR(信号対雑音比)を良くし再生のエラーレートを改善できる特性に設定することが望ましい。しかし、前記ピークシフトとSNRの両方を共に最良にする特性のイコライザは実施困難となる場合が多い。

【0035】ところが、本発明の実施例のディスク記録 装置は、前記複数の始端設定値13および複数の終端設定値19として、使用するディスク再生装置の再生周波 数特性に合わせた最適値をそれぞれ用いることができる。よって、再生信号のSNRが最良となる再生周波数 特性をイコライザ204で実現し、その時発生するピークシフトは本実施例ディスク記録装置で補償することにより、再生したマークおよびスペースの始端終端エッジを、ノイズジッターが少なく、しかも正確な位置で検出することができる。

【0036】なお、本実施例では、書換型光ディスクとして、相変化型光ディスクを例に挙げて説明したが、光磁気ディスクでも同様の実施が可能である。但し、光磁気ディスクで光変調記録を行う場合、レーザー光の2値の出力として、記録パワーと、零または再生パワーの2種類を用いると良い。また、始端パルスと終端パルスの幅は、クロックの1周期に限るものではなくその他の値でも良い。しかし、本実施例のようにクロックの1周期とすれば、クロックの1周期幅のパルスは同期回路で簡単につくることができるので、実施回路規模を小さくで30きるメリットは大きい。同様の理由で、バースト信号の幅も、クロックから直接つくることのできるクロックの2分の1周期を用いるとよい。

[0037]

【発明の効果】以上のように本発明のディスク記録方法 およびディスク記録装置によれば、書換型光ディスクに ピット長記録方式でデータを記録する応用において、記 録信号のエッジ位置変動を最小限に抑制することが可能で、また、オーバーライト特性も向上できる。更に、再生系の周波数特性が原因で発生する再生データのエッジ位置変動を、予め記録時に補償することが可能である。よって、ディスク再生装置のエラーレートを改善することができ、結果として、データの記録密度を大幅に向上することが可能である。従って、データ情報量の膨大な画像ファイル装置等に利用するとその性能向上効果は著しい。

10 【図面の簡単な説明】

【図1】本発明の実施例におけるディスク記録装置のブロック図

【図2】本発明の実施例におけるディスク記録装置の各 部の信号波形図

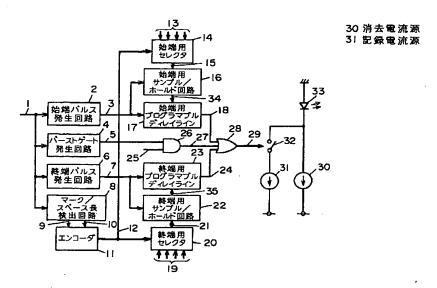
【図3】本発明が解決しようとする課題を説明するため の信号波形図

【図4】本発明の実施例におけるディスク再生装置のブロック図

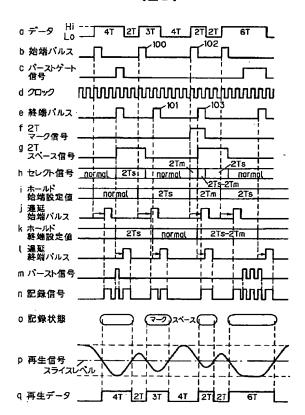
【符号の説明】

- 20 2 始端パルス発生回路
 - 4 バーストゲート発生回路
 - 6 終端パルス発生回路
 - 8 マーク/スペース長検出回路
 - 11 エンコーダ
 - 14 始端用セレクタ
 - 16 始端用サンプル/ホールド回路
 - 17 始端用プログラマブルディレイライン
 - 20 終端用セレクタ
 - 22 終端用サンプル/ホールド回路
- 0 23 終端用プログラマブルディレイライン
 - 26 ANDゲート
 - 28 ORゲート
 - 30 消去電流源
 - 31 記録電流源
 - 32 スイッチ
 - 33 レーザーダイオード

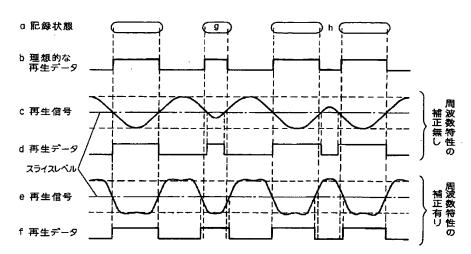
【図1】



【図2】



【図3】



[図4]

